

ピンの配置

CN1ピン番号	分類	記号	入出力	名称および機能
1	電源	Vss(GND)	入力	電源(GND)端子の全てに接続。
2	電源	Vss(GND)	入力	電源(GND)端子の全てに接続。
3	A/D I/O	PB3/AN3	入力	アナログ入力端子と兼用入力ポート
4	A/D I/O	PB2/AN2	入力	アナログ入力端子と兼用入力ポート
5	A/D I/O	PB1/AN1	入力	アナログ入力端子と兼用入力ポート
6	A/D I/O	PB0/AN0	入力	アナログ入力端子と兼用入力ポート
7	A/D 用電源	Avcc	入力	JP1をカットすることにより A/D変換器基準電圧外部入力
8	電源	Vss(GND)	入力	電源(GND)端子の全てに接続。
9	電源	Vss(GND)	入力	電源(GND)端子の全てに接続。
10	電源	Vss(GND)	入力	電源(GND)端子の全てに接続。
11	電源	VcL	入力	内部降圧電源端子
12	システム	RESET	入力	リセット端子LOWでリセット状態
13	システム	TST	入力	テスト端子
14	I/O	P50/WKP0	入出力	8ビットの入出力端子
15	I/O	P51/WKP1	入出力	8ビットの入出力端子
16	I/O	P52/WKP2	入出力	8ビットの入出力端子
17	I/O	P53/WKP3	入出力	8ビットの入出力端子
18	I/O	P54/WKP4	入出力	8ビットの入出力端子
19	I/O	P55/WKP5/ADTRG	入出力	8ビットの入出力端子
20	I/O	P10/TMOW	入出力	8ビットの入出力端子
21	電源	Vcc(+5V)	出力	三端子を通した5V電源出力
22	電源	Vcc(+5V)	出力	三端子を通した5V電源出力
23	電源	Vss(GND)	入力	電源(GND)端子の全てに接続。
24	電源	Vss(GND)	入力	電源(GND)端子の全てに接続。
25	電源	PS-IN(+電源)	入力	外部入力電源+7V以上15V以下
26	電源	PS-IN(+電源)	入力	外部入力電源+7V以上15V以下
CN2ピン番号	分類	記号	入出力	名称および機能
1	電源	Vss(GND)	入力	電源(GND)端子の全てに接続。
2	電源	Vss(GND)	入力	電源(GND)端子の全てに接続。
3	I/O	P56/SDA	入出力	8ビットの入出力端子
4	I/O	P57/SCL	入出力	8ビットの入出力端子
5	I/O	P74/TMRIV	入出力	3ビットの入出力端子
6	I/O	P75/TMCIV	入出力	3ビットの入出力端子
7	I/O	P76/TMOV	入出力	3ビットの入出力端子
8	外部割込み	NMI	入力	割り込み要求端子
9	I/O	P80/FTCI	入出力	8ビットの入出力端子
10	I/O	P81/FTIOA	入出力	8ビットの入出力端子
11	I/O	P82/FTIOB	入出力	8ビットの入出力端子
12	I/O	P83/FTIOC	入出力	8ビットの入出力端子
13	I/O	P84/FTIOD	入出力	8ビットの入出力端子
14	I/O	P85	入出力	8ビットの入出力端子
15	I/O	P86	入出力	8ビットの入出力端子
16	I/O	P87	入出力	8ビットの入出力端子
17	I/O	P20/SCK3	入出力	3ビットの入出力端子
18	I/O /SCI	P21/RXD	入出力	3ビットの入出力端子
19	I/O /SCI	P22/TXD	入出力	3ビットの入出力端子
20	I/O	P14 /IRQ0	入出力	5ビットの入出力端子
21	I/O	P15 /IRQ1	入出力	5ビットの入出力端子
22	I/O	P16 /IRQ2	入出力	5ビットの入出力端子
23	I/O	P17 /IRQ3/TRGV	入出力	5ビットの入出力端子
24	SCI	RXD(RS-232C)	入力	受信データ入力端子
25	SCI	TXD(RS-232C)	出力	送信データ出力端子
26	電源	Vss(GND)	出力	電源(GND)端子の全てに接続